#### ⑫公開特許公報(A) 平2-128453

@Int.Cl.5 H 01 L 23/28 B 42 D 15/10 19/077 識別記号

庁内整理番号

@公開 平成2年(1990)5月16日

G 06 K H 01 L 21/56

 $\mathbf{R}$ 5 2 1

6412-5F 6548-2C

6412-5F T

G 06 K 19/00 6711-5B

K

審査請求 未請求 請求項の数 4 (全7頁)

60発明の名称

ICモジュールおよびその製造方法

顧 昭63-282131 20特

四出 願 昭63(1988)11月8日

眀 者 72発

Ш 本 哲 久

東京都台東区台東1丁目5番1号 凸版印刷株式会社内

東京都台東区台東1丁目5番1号 凸版印刷株式会社 മ്പ 顛

### 1. 発明の名称

ICモジュールおよびその製造方法

#### 2. 特許請求の範囲

1) パターン 状端子 部材 と1Cチップと が接続 部材を 介して接続されてなり、前記1Cチップを被覆する とともに、前記端子部材の非端子部を封止する外 装部材により前記端子部材と10チップを一体化し たことを特徴とするICモジュール。

2)パターン状端子部材とTAB 方式によりリードを 配線したICチップとを前記リードを介して接続さ れてなり、前記ICチップを被覆するとともに前記 端子部材の非端子部を封止する外装部材により前 記端子部材とICチップを一体化したことを特徴と するICモジュール。

3) 前記端子部材の非端子部の断面形状がくさび形 をしてなることを特徴とする請求項1および2記 載のICモジュール。

4) パターン状 嫡子郎と形成したリードフレームに

- 1 -

接続部材が設けられたICチップ或はTAB 方式によ りリードを配線したICチップを載置、接続し、前 記ICチップを接続したリードフレームをモールド 金型内に配置し、モールド樹脂を注入一体成形後 1Cモジュール形状とすることを特徴とする1Cモジ ュールの製造方法。

#### 3. 発明の詳細な説明

<産業上の利用分野>

本発明はCPU およびメモリ等の半導体素子を内 蔵するICモジュールに関する。

#### <従来技術>

近年半導体デバイスを内蔵したICカードがその 観能性、信頼性の高さから普及が進められ、それ に伴い、心臓部であるICモジュールについても機 々なものが発明、実用化されている。

従来より用いられているICモジュールの構造と しては第9図(a)、(b)に示すようにCOB(Chip on bo ard) 方式がその大半を占めている。これはエポキ シ樹脂やトリアジン樹脂等の耐熱性樹脂をガラス 布に合设させた両面網貼基板に必要な導通用端子、 記線、スルーホール等を形成したプリント基板を 作成し、これを土台としてICチップを直接マウン トして基板との配線、封止を行ったパッケージで ある。この方式の利点としては土台となるプリン ト基板の形状や配線が自由にできるため、搭載す るICチップのサイズやポンディングパッド位置の 変更に対応しやすくJCカードの開発途上において は効果的な方式である。 第9図(a)は2層構造のIC モジュールであり、基板(25)上にICチップ(26)を 固定し、1Cチップ(26)と配線パターン(27)は、ポ ンディングワイヤ(28)により接続され、さらにス ルーホール(30)を通じて外部接統端子パターン(2 9)と接続されている。1Cチップの空間は1Cチップ (2.6) とポンディングワイヤ(2.8) 保護のために基板 (32)と樹脂(31)により封止されている。同様にし て 第 9 図 (b) は 3 層 構 造 の I C モ ジュール で ある。ま た実際にはICチップと基板とのポンディングワイ ヤのチップ面からの高さ(ハープハイト)を極限 に低くしたり、1Cの保護回路を内蔵するために5 ~6層もの基板によって構成されるICモジュール

- 3 <del>-</del>

型の中に装填し、流動性の良い、樹脂を型内に注 入し、成形するトランスファーモールド法により 封止する方式がある。これは両面配線基板(36)ー 眉のみで、しかもICチップを封止するモールド郎 分の厚さ精度が金型の精度とほぼ同様にコントロ ールできるため、コストおよび品質両面で満足す る点も多いと思われるが、根本的に問題点がなく なったわけではない。つまり、両面配線基板が必 要であること、ICチップを実装する際にはダイス ボンディングおよびワイヤボンディングの2工程 を行う必要があること、また、ポンディングワイ ヤのループハイトを確保するためICチップ或は基 板が海型のものが必要であること、モールド樹脂 と基板の接合面やスルーホールからの水分等の含 设の危険性、モジュールに曲げ応力が加えられた 際に基板の端子間に露出した部分に応力が集中し、 内部のICが破損しやすい等が問題点としてある。

そこで本発明は上記の問題点を解決すべくなされたもので、機械的強度に優れ、生産性の向上とコストの低減が可能な1Cモジュールの提供を目的

J

もある.

<発明が解決しようとする課題>

しかしながら、上記のように多層基板からなる
1Cモジュールでは、1Cカード本体の厚さが規格により制約されるため、1Cモジュールは通常厚さを0.64~
0.67m/m とするため、この数には少くとも、1Cエジュールを構成する各基板は厚さが0.1 m以下であることが要求され、さらにこれらを配線加工であることが要求され、であってある。

また、ブリント基板は厚さの精度は良いとは雪えず、多層化による厚みの精度は不正確となりカード本体に実装した場合は、カード表面と端子部が面一にならないため、カードの品質上好ましいことは含えない。

そこで、第10図のように基板 (36) 上にICチップ (26) をマウントし、配線パターン (27) とポンディングワイヤ (28) によって接続した状態で成形用金

- 4 -

とする.

<課題を解決するための手段>

パターン状端子郎材とICチップとが接続部材を 介して接続されてなり、前記1Cチップを被覆する とともに前記端子部材の非端子部を封止する外装 部材により前記端子部材とICチップを一体化した ものであり、またパターン状端子部材とTAB 方式 によりリード配線したICチップとを前記リードを 介して接続してなり、前記ICチップを被覆すると ともに削記端子部材の非端子部を封止する外装部 材により前記端子郎材とICチップを一体化したも のである。さらに本発明のICモジュールの製造方 法はパターン状端子部を形成したリードフレーム に接続部材が設けられたICチップ或はTAB 方式に よりリードを配線したICチップを載置、接続し、 前記ICチップを接続したリードフレームをモール ド金型内に配置し、モールド樹脂を注入し一体成 形後、ICモジュール形状とするものである。

<作用>

上述の如く本発明によれば端子部材にICチップ

を直接接続することによりプリント配線基板が不要となることから10年ジュールの構造の簡素化と、ポンディングの積が大きく、ポンディングの簡素が不要であるため10チップのポンディング性の向上がのよび精度のの子の形にモールを放けるである。ではより10年ジュールの機械的強度の向上が可能となる。

#### <実施例>

以下本発明を図面の実施例に基づき詳細に説明する。第1図(a)、心は本発明のICモジュールの断面図および端子背面倒より見た平面図である。図中(1)は本発明のICモジュールであり、その構成は外部との電気的な接触を行う端子が形成された端子部材(3)にICチップ(2)を接続部材(4)を介して接続し、樹脂(5)により固定、封止したものである。

端子部材(3) は導電性を有するとともに機械的な 強度に優れたものであればよく、特に本発明では 量産性、経済性からステンレス材が好ましい。さ

- 7 -

のである。

端子部材 (8) は導電性を有するとともに機械的な強度に優れたものであればよく、特に本発明では量産性、経済性からステンレス材が好ましい。さらに端子部材 (8) は外部端子面側にはNi.Au 等の外部端子用メッキ、またICチップボンディング用メッキによる表面処理が施されている。

 の 部 子 部 材 (3) は 外 部 端 子 面 例 に は Ni 、 Au 等 の 別 に 外 部 端 子 面 例 に は Ni 、 Au 等 の 別 に ま た I C チ ッ ブ ボ ン ブ 用 メ ッ ク 田 に は C u 、 Au 等 の I C チ ッ ブ ボ ン ブ 用 メ ッ ク 日 に ま な 恵 延 か か で る れ U 等 に よ る 表 面 処 理 か 施 さ れ で い る 。 I C チ ッ プ に は で お か で な な か の I C 回路 上 の パ ッ ド が 端 部 材 (4) す の な 落 子 を 接 統 す る 私 u 、 A1 等 に よ る 接 統 部 材 (4) す で 各 な み で は な が が は に よ り 固 定 、 対 に た 熱 融 得 の か み が な は は は な か の が れ に か の で あ れ ば よ く 、 エ ボ キ シ 系 等 の 熱 硬 化 性 粉 節 す む の で あ れ ば よ く い が 好 ま しい 。

第2図は本発明の第2のICモジュール断面図であり、(6)はICモジュールでありその構成はTAB(TapeAvtonation Bonding)方式により形成されたリードのを配線したICチップ(7)を外部との電気的な接触を行う端子が形成された端子部材(8)にリードのを介して接続し、樹脂のにより固定、針止したも

- 8 -

掛脂が好ましい。また、第3回は嫡子部材(3)の非嫡子部切の断面がくさび形となるようにした本発明の1Cモジュールの断面図であり、嫡子部材の作成時に同時に作成可能で、金型による打ち抜き取はエッチングにより形成される。

次に本発明のICモジュールの製造方法について説明する。

第4図(a)、(b)は本発明のICモジュールの製造過程におけるICモジュールの断面図及び端子面側から見たICモジュール平面図である。

面倒にはCu、Au等のメッキによる表面処理を施たまたリードフレームのは金型による打ち抜き法により形成することも可能であり、非端子部の形式なくさび型とする場合においてもリードフレームの作成時に行なう。さらに後 工程に 備え端子 のかに固定用のポリイミドテーブを装着してもよい。

次にICチップののには第5回に示すように予じめ ICチップののパッド位置を各端子の所定の位置に くるようにレイアウトし、パッドの導通可能部分 に無転写法等によりAuまたはA1等かなり各端子と 接続を行う接続部材であるパンプ(21)を形成する。 これらはウェハーの状態で設けて、或はICチップ をスクライブした後に各ICチップに設けてもよい。

このように作成したリードフレームのにICチップのをバンプ(21)を介して熱融着敗は超音波融着により接続、固定する、すなわち第6回に示すようにICチップのはリードフレームのに支持された形となる。次いで第7回に示したICチップを載置し短冊状に連なったリードフレームをモールド金型(23)内に配置しICチップ、リードフレームの端

#### - 1 1 -

チップを直接接続するためプリント配線基板が不要となるため、ICモジュールの部品点数の削減できるとなるのボンディンの面積が大きく、ボールのでは、からICモジュールの構造の簡素化、ボークであるため、また複数が可能のであることからICチップの簡易化、対対の向上と、製造工程の簡略化、コストの低減が可能となる。

第 8 図は1Cモジュール側面に露出する端子(35)及び樹脂(38)の間より水等の含浸を防ぐため、1Cモジュール側面に通づる端子面(39)にハーフェッチングによる溝などを形成する表面加工を施した1Cモジュールを示し、水等が1C(36)及びその接続部(37)に達しにくくし、耐湿性が向上させたものである。

#### < 効果>

以上述べたように本発明によれば端子部材に!C

#### - 1 2 -

さらに本発明では製造工程に端子部材をリードフレームとして用いるため、モールドまでの全工程を複数個のICモジュールが連なった短冊状態で処理できるという量産効果を有する。

また1Cモジュールは磁気記録部と併設される場合、カードリーダのカード般送用ローラの通過位置に埋設されるが本発明では端子部が面一状態となるため従来の1Cモジュールの端子部に生じていた端子間の段差をローラが通過する際に接送がスムーズに行われず、搬送速度の変動による磁気データの書き込み、読み取り不良の発生が防止される。

## 4. 図面の簡単な説明

第1図(a)、(b)は、本発明のICモジュールの断面 図及び外部端子面倒から見た平面図であり、第2 図は本発明の第2のICモジュールの断面図であり、 第4図(a)、(b)は本発明のICモジュールの製造過程 におけるICモジュールの断面図及び外部端子面例 から見たICモジュールの平面図であり、第5図は ICチップのリードフレームへの接続部を示した斜 視図であり、第 6 図はICチップとリードフレーム の接続状態を示す側面図であり、第7図はICモジ ュールを配置したモールド金型の断面図であり、 第8図は本発明のICモジュールの断面図、第9図 および第10回は従来の1Cモジュールの断面図であ

1.6 … ICモジュール : 33… 第 1 の 基 板

2.7.19.26 …1Cチップ 34… 第2の基板

3,8 … 端子部材 25 … 第 3 の 基 板

4,21…接続部材 (バンプ)

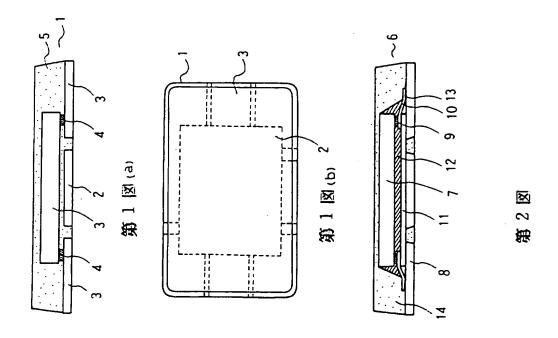
5.14.24.31 … 樹 脂

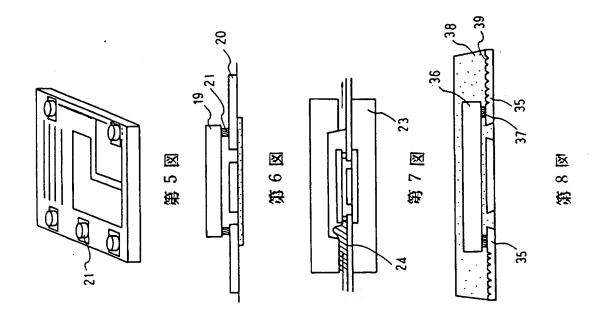
10 ··· y - F

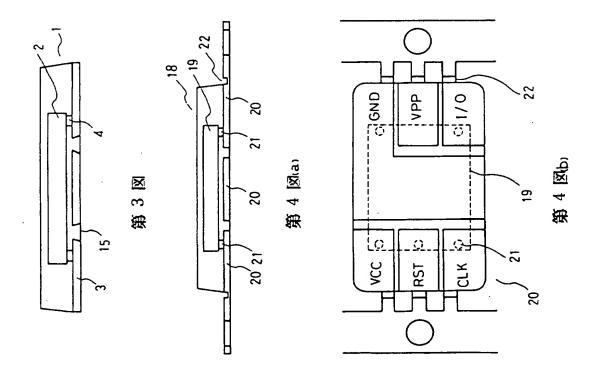
20 … リードフレーム

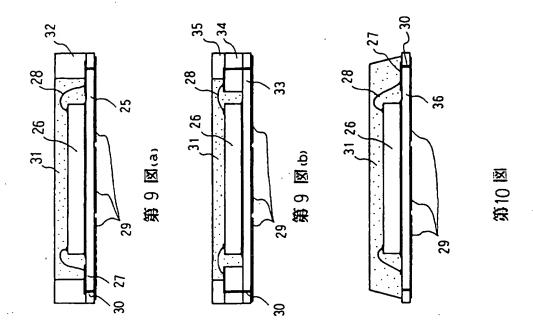
22… けがき

23 … 金型









# 手続補正書(方式)

平成元年 4 月 3 日

特許庁長官 吉田直毅 貝



1. 事件の表示

昭和 6 3 年特許願 第 2 8 2 1 3 1 号

2. 発明の名称

ICモジュールおよびその製造方法

3、補正をする者

事件との関係 特許出願人

住所 東京都台東区台東! 丁目5番1号

名称 (319)凸版印刷株式会社

代表者 鈴 木 和 夫

\* \*\*

4. 補正命令の日付 (発送日)

平成 1 年 3 月 7 日

5. 補正の対象

明細書の「図面の簡単な説明」の間

6. 補正の内容

明細書第14頁第16行「IC」



の断面図であり、」の後に「第3図は本発明 ・の他のICモジュールの断面図であり、;を 挿入する。